CAE高频仿真赛题七：PCIE通道S参数模型抽取

# 问题类型

* 分析类型：PCIE通道S参数模型抽取

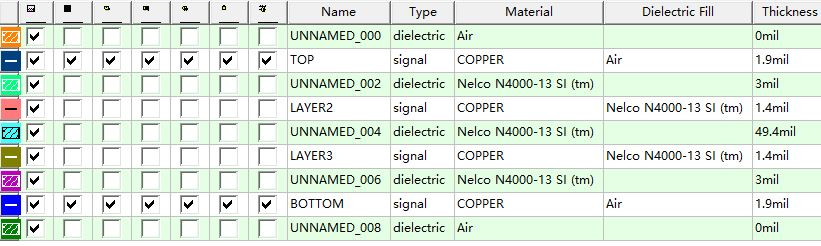
# 问题描述

导入BRD文件，选定目标Net后，抽取PCIE通道的S参数模型。

# 问题设置

## 仿真模型文件导入

原始模型为pcie\_gen3\_fab3.brd，导入设计后自动生成仿真工程，仿真层叠参考如下：



材料定义如下：

Copper: 5.959e7 S/M

Nelco N4000-13 SI(tm): DK—3.4, Df---0.01

## S参数抽取条件

**目标网络共两条：**

* **T7\_EDGE，端口位于J7及AICJ7B27**
* **T8\_EDGE，端口位于J7及AICJ7B28**

参考Net为GND\_BASELINE

抽取频段为：0-20Ghz，1000个点。

## 结果要求

1. 要求输出.S4P模型。
2. 所耗费资源及计算时间的详细信息。